**ИНТЕРФЕЙС СТЫКОВКИ ПЛАТЫ УПРАВЛЕНИЯ ПЕРЕКЛЮЧАТЕЛЯМИ**

Последовательность отправки данных Байт №1, Байт №2.

Бит 7 – MSB (старший), Бит 0 – LSB (младший)

Байт №1

|  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- |
| Bit 7 | Bit 6 | Bit 5 | Bit 4 | Bit 3 | Bit 2 | Bit 1 | Bit 0 |
| LSByte ID | R/W | Status | Error | PCB ID 3 | PCB ID 2 | PCB ID 1 | PCB ID 0 |

Байт №2

|  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- |
| Bit 7 | Bit 6 | Bit 5 | Bit 4 | Bit 3 | Bit 2 | Bit 1 | Bit 0 |
| MSByte ID | SW ID 3 | SW ID 2 | SW ID 1 | SW ID 0 | State 2 | State 1 | State 0 |

LSByte\_ID – бит идентификатор младшего байта, всегда равен 0.

MSByte ID – бит идентификатор старшего байта, всегда равен 1.

R/W – бит определяет тип транзакции чтение (0)/запись (1).

Status – бит идентификатор обработки пакета. При отправке данных от ведущего равен 0. После обработки пакета на плате переводится в состояние 1.

Error – Бит идентификатор ошибки в данных пакета. При возникновении ошибки (номер или состояние переключателя более максимального) переводится в состояние 1. При корректной работе равен 0.

PCB ID 3 (старший) … PCB ID 0 (младший) – номер платы управления переключателями.

SW ID 3 (старший) … SW ID 0 (младший) – номер переключателя.

State 2 (старший) … State 0 (младший) – состояние переключателя.

**Ошибки платы управления**

Если пакет был отправлен и не был получен обратно (кольцо разомкнуто), то выдается ошибка «5, Error Transfer Data».

Если в принятом пакете взведен бит Error, то выдается ошибка «6, Tx Data Error».